

# *M. en C. Eduardo Vega Alvarado*

## **DECANO DEL CENTRO DE INNOVACIÓN Y DESARROLLO TECNOLÓGICO EN CÓMPUTO (CIDETEC)**

Nació en la ciudad de México, D.F., el 27 de octubre de 1965; estudió la vocacional en el CECyT No. 10 “Carlos Vallejo Márquez” y la licenciatura en la Escuela Superior de Ingeniería Mecánica y Eléctrica (ESIME), titulándose como Ingeniero en Comunicaciones y Electrónica, con especialidad en Computación, en 1992. Posteriormente cursó la Maestría en Ingeniería de Cómputo con especialidad en Sistemas Digitales, en el Centro de Investigación Tecnológica en Cómputo (CINTEC), graduándose en 1996 con la tesis Implementación de un Sistema Operativo Mínimo UNIX Compatible. Actualmente se encuentra cursando el Doctorado en Ciencias en Sistemas Computacionales y Electrónicos en la Universidad Autónoma de Tlaxcala.

Para complementar su formación profesional, estudió el idioma inglés en el Centro de Enseñanza de Lenguas Extranjeras (CENLEX); y un diplomado en Diseño en Interconexión de Redes LAN y Enrutamiento Básico en la Dirección de Cómputo y Comunicaciones (DCyC), en 2008.

Ingresó al servicio docente del Instituto Politécnico Nacional el 1° de enero de 1988, adscrito al CINTEC, donde impartió las materias Sistemas Digitales, Sistemas Analógicos, Programación, Programación de Sistemas de Cómputo y Leguajes de Alto Nivel, a nivel maestría entre 1990 y 1997. Así mismo, en la Unidad Profesional Interdisciplinaria de Ingeniería y Ciencias Sociales y Administrativas (UPIICSA) participó en los programas de Licenciatura en Informática e Ingeniería en Informática, así como en la maestría del mismo campo, entre 1990 y 2004, impartiendo diversas materias. Actualmente está adscrito al Centro de Innovación y Desarrollo Tecnológico en Cómputo (CIDETEC), participando como profesor colegiado en la maestría en Tecnología de Cómputo, de 2004 a la fecha.

Ha participado en diversos proyectos de investigación entre los que se encuentran: Diseño y Construcción de una Tarjeta CPU en Base al Microprocesador 80188 para la IPN e16, registro DEPI 897043; Diseño y Construcción de una Microcomputadora i486SX con Manejo de Memoria Compartida para Procesadores i860 Tipo RISC, registro DEPI 922579; Implementación de una Arquitectura Cliente – Servidor y el Diseño; Construcción e Implementación de una Intranet, clave CEGEPI 990209; Adaptación del Hardware y/o Software del Pilotaje Automático SACEM para la Conversión de Trenes de Seis a Nueve Carros en la Línea A del Sistema de Transporte Colectivo (STC), con registro STC-CNCS 157/2009; Desarrollo de un Prototipo de Control de Peaje en el STC a través de la Tecnología de Tarjeta sin Contacto, registro STC-CNCS 103/2010.

Tiene 12 publicaciones sobre temas de ciencia y tecnología. Así mismo, realizó la traducción de los libros: Diseño de Circuitos Electrónicos (2003, LIMUSA) de Comer, D, y Análisis Básico de Circuitos en Ingeniería (2004, LIMUSA) de Irwin, así como la revisión técnica de los libros Sistemas Operativos (2002, LIMUSA-WILEY) de A. Silverschatz, y Fundamentos de Programación en Lenguaje C (1997, IPN) de R. Menchaca.

Ha dirigido varias tesis de maestría; también ha participado en diversos congresos y conferencias, entre las que destacan: Realidad Virtual, ESIME-IPN Unidad Culhuacán, 1995; Mitos y Realidades del Software Libre, 1° Simposium de Ingeniería en Sistemas Computacionales, Instituto Tecnológico Superior de los Ríos, Balancán, Tabasco, 2005; Pruebas de Aleatoriedad para Secuencias Pseudoaleatorias, 3° Congreso Internacional Tendencias Tecnológicas en Computación, CIDETEC-IPN 2007; Planning Model for Continuous Improvement of the Communication System in Mexico, 53° Annual Meeting of the International Society of the Systems Science, University of Queensland, Brisbane, Australia 2009.

Dentro del IPN ha desempeñado los siguientes cargos: En el CINTEC, Responsable del Laboratorio de Sistemas Analógicos y Digitales (1990-1991) y Jefe del Departamento de Laboratorios Ligeros (1991-1998); en el CIDETEC, Jefe del Departamento de Información y Documentación (1998-2001 y 2002-2007), Jefe de la

Unidad de Tecnología Educativa (2007-2009), Subdirector de Apoyo y Transferencia de Tecnología (2009), Subdirector de Innovación Tecnológica 2009 al 2013.

Por sus méritos profesionales y académicos el 13 de septiembre de 2012 fue designado Maestro Decano del CIDETEC, cargo que desempeña hasta la fecha.